

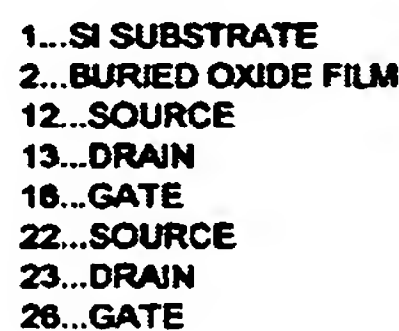


PCT



- 〔綫葉有〕**

(54) 発明の名称: ラティラルバイポーラCMOS集積回路



(57) 要約: インバータ回路が、 n チャネルMOSトランジスタ及び p チャネルMOSトランジスタのゲートに接続されたゲート入力端子 V_{in} と、ドレインに接続された出力端子 V_{out} と、 n チャネルMOSトランジスタの p 型サブストレートに接続された p 型ベース端子と、 p チャネルMOSトランジスタの

〔銀葉有〕